

## Calendario 2022/2023 -Máster Sistemas Electrónicos Entornos Inteligentes

SEMANA	ASIGNATURAS						Semana examen
	Bloque A	Bloque B		Bloque C		Bloque D	
26-30/09	EI					MET	
03-07/10	EI	MICRO				MET	
10-14/10	EI	MICRO				MET	
17-21/10	EI	MICRO				MET	
24-28/10	ei	MICRO				MET	EI
31-04/11		micro	MICROK	EMP		MET	MICRO
07-11/11			MICROK	EMP		MET	
14-18/11			MICROK	EMP		MET	
21-25/11			MICROK	EMP		MET	
28-02/12			microk	emp		MET	MICROK/EMP
05-07/12		SENSOR			FPGA	MET	
12-16/12		SENSOR			FPGA	MET	
19-23/12		SENSOR			FPGA	MET	
09-13/01		SENSOR			FPGA	MET	
16-20/01		sensor	REDES1	TAPI	fpga	MET	SENSOR/FPGA
23-27/01			REDES1	TAPI		MET	
30-03/02			REDES1	TAPI		MET	
06-10/02			REDES1	TAPI		MET	
13-17/02		REDES2	redes1	tapi	IUS	MET	REDES1/TAPI
20-24/03		REDES2			IUS	MET	
27-03/03		REDES2			IUS	MET	
06-10/03		REDES2			IUS	MET	
13-17/03		redes2			ius	MET	REDES2/IUS
20-24/03		IMICRO	CIUD	IPM	VISION	IPN	
27-30/03		IMICRO	CIUD	IPM	VISION	IPN	
11-14/04		IMICRO	CIUD	IPM	VISION	IPN	
17-21/04		IMICRO	CIUD	IPM	VISION	IPN	
24-28/04		imicro	ciud	ipm	vision	ipn	IMICRO /VISION/IPM/CIUD/IPN
02-05/05		BUSES	DPCI	TECA	IFPGA		
08-12/05		BUSES	DPCI	TECA	IFPGA		
15-19/05	PE	BUSES	DPCI	TECA	IFPGA		
22-16/05	PE	BUSES	DPCI	TECA	IFPGA		
29-02/06	PE	buses	dpci	teca	ifpga		BUSES/DPCI/TECA/ IFPGA
05-09/06	PE						
12-16/06	PE						
19-23/06	PE						
26-30/06	PE						
03-07/07	PE						

En minúscula el periodo de recogida de entregas finales y exámenes finales durante los 2 primeros días de la semana.

**Tiempo parcial:** Se debe organizar la docencia en dos cursos de 30 ECTS cada uno. Se recomiendan dos opciones

Primer Curso Tiempo Parcial		Segundo Curso Tiempo Parcial	
Opción 1	Opción 2	Opción 1	Opción 2
<u>6 Obligatorias (18 ECTS)</u> EI, MICRO, MICROK, SENSOR, REDES1, REDES2	<u>6 Obligatorias (18 ECTS)</u> EI, MICRO, MICROK, SENSOR, REDES1, REDES2	<u>4 Obligatorias (12 ECTS)</u> FPGA, TAPI, IUS, MET	<u>4 Obligatorias (12 ECTS)</u> FPGA, TAPI, IUS, MET
4 Optativas (12 ECTS)	2 Optativas (6 ECTS)	TFM (12 ECTS)	TFM (12 ECTS)
	Prácticas Externas (6 ECTS)	Prácticas Externas (6 ECTS)	2 Optativas (6 ECTS)

Respecto a las optativas, para cursar IMICRO y/o IREDES se deberían haber cursado las obligatorias del Bloque B. Para cursar VISION y/o IFPGA se debería haber cursado FPGA. Para cursar BUSES se debería haber cursado SENSOR. Las optativas EMP, IPM, DPCI, TECA, CIUD o IPN se pueden cursar sin haber cursado anteriormente ninguna asignatura obligatoria en especial.

ACRÓNIMO	NOMBRE DE LA ASIGNATURA	CARÁCTER	MODALIDAD
BUSES	Laboratorio de Diseño de Aplicaciones de Transductores y su Interconexión con Buses de Campo	Optativa	Presencial
CIUD	Ciudades inteligentes	Optativa	A distancia
DPCI	Diseño de placas de circuito impreso	Optativa	A distancia
EI	Entornos Inteligentes	Obligatoria	A distancia
EMP	Microprocesadores empotrados	Optativa	A distancia
FPGA	Diseño de Sistemas Empotrados basados en FPGAs	Obligatoria	A distancia
IFPGA	Intensificación en FPGAs	Optativa	Presencial
IMICRO	Intensificación en microcontroladores	Optativa	A distancia
IPM	Interacción Persona Máquina	Optativa	A distancia
IPN	Intensificación en planes de proyectos tecnológicos de negocio	Optativa	A distancia o presencial
IREDES	Intensificación en redes	Optativa	Presencial
IUS	Interfaces de Usuario	Obligatoria	A distancia
MET	Planificación, gestión y desarrollo de proyectos	Obligatoria	A distancia
MICRO	Técnicas de diseño de sistemas empotrados basados en microcontroladores	Obligatoria	A distancia
MICROK	Microkernels	Obligatoria	A distancia
PE	Prácticas Externas	Obligatoria	A distancia o presencial
REDES1	Tecnologías de redes de sensores I	Obligatoria	A distancia
REDES2	Tecnologías de redes de sensores II	Obligatoria	A distancia
SENSOR	Del mundo físico al controlador: sensores, interfaces y comunicaciones	Obligatoria	A distancia
TAPI	Técnicas Avanzadas de Procesado de Información	Obligatoria	A distancia
TECA	Tecnologías Accesibles	Optativa	A distancia
TFM	Trabajo Fin de Máster	Obligatoria	A distancia o presencial
VISION	Visión Artificial	Optativa	A distancia