

Calendario 2023/2024 - Máster en Sistemas Electrónicos para Entornos Inteligentes

| | SEMANA | ASIGNATURAS | | | | | | Semana examen |
|----|----------|-------------|----------|--------|----------|--------|----------|------------------------------|
| | | Bloque A | Bloque B | | Bloque C | | Bloque D | |
| 1 | 25-29/09 | EI | | | | | MET | |
| 2 | 02-06/10 | EI | MICRO | | | | MET | |
| 3 | 09-13/10 | EI | MICRO | | | | MET | |
| 4 | 16-20/10 | EI | MICRO | | | | MET | |
| 5 | 23-27/10 | ei | MICRO | | | | MET | EI |
| 6 | 30-03/11 | | micro | MICROK | EMP | | MET | MICRO |
| 7 | 06-10/11 | | | MICROK | EMP | | MET | |
| 8 | 13-17/11 | | | MICROK | EMP | | MET | |
| 9 | 20-24/11 | | | MICROK | EMP | | MET | |
| 10 | 27-01/12 | | | microk | emp | | MET | MICROK / EMP |
| 11 | 04-08/12 | | SENSOR | | | FPGA | MET | |
| 12 | 11-15/12 | | SENSOR | | | FPGA | MET | |
| 13 | 18-22/12 | | SENSOR | | | FPGA | MET | |
| | | | | | | | | |
| 14 | 08-12/01 | | SENSOR | | | FPGA | MET | |
| 15 | 15-19/01 | | sensor | REDES1 | TAPI | fpga | MET | SENSOR / FPGA |
| 16 | 22-26/01 | | | REDES1 | TAPI | | MET | |
| 17 | 29-02/02 | | | REDES1 | TAPI | | MET | |
| 18 | 05-09/02 | | | REDES1 | TAPI | | MET | |
| 19 | 12-16/02 | | REDES2 | redes1 | tapi | IUS | MET | REDES1 / TAPI |
| 20 | 19-23/02 | | REDES2 | | | IUS | MET | |
| 21 | 26-01/03 | | REDES2 | | | IUS | MET | |
| 22 | 04-08/03 | | REDES2 | | | IUS | MET | |
| 23 | 11-15/03 | | redes2 | | | ius | MET | REDES2 / IUS |
| 24 | 18-22/03 | | IMICRO | CIUD | IPM | VISION | IPN | |
| | | | | | | | | |
| 25 | 01-05/04 | | IMICRO | CIUD | IPM | VISION | IPN | |
| 26 | 08-12/04 | | IMICRO | CIUD | IPM | VISION | IPN | |
| 27 | 15-19/04 | | IMICRO | CIUD | IPM | VISION | IPN | |
| 28 | 22-26/04 | | imicro | ciud | ipm | vision | ipn | IMICRO / CIUD / IPM / VISION |
| 29 | 29-03/05 | | BUSES | DPCI | TECA | IFPGA | | |
| 30 | 06-10/05 | | BUSES | DPCI | TECA | IFPGA | | |
| 31 | 13-17/05 | PE | BUSES | DPCI | TECA | IFPGA | | |
| 32 | 20-24/05 | PE | BUSES | DPCI | TECA | IFPGA | | |
| 33 | 27-31/05 | PE | buses | dpci | teca | ifpga | | BUSES / DPCI / TECA / IFPGA |
| 34 | 03-07/06 | PE | | | | | | |
| 35 | 10-14/06 | PE | | | | | | |
| 36 | 17-21/06 | PE | | | | | | |
| 37 | 24-28/06 | PE | | | | | | |
| 38 | 01-05/07 | PE | | | | | | |

En minúscula el periodo de recogida de entregas finales y exámenes finales durante los 2 primeros días de la semana.

Tiempo parcial: Se debe organizar la docencia en dos cursos de 30 ECTS cada uno. Se recomiendan dos opciones

| Primer Curso Tiempo Parcial | | Segundo Curso Tiempo Parcial | |
|--|--|---|---|
| Opción 1 | Opción 2 | Opción 1 | Opción 2 |
| 6 Obligatorias (18 ECTS) EI, MICRO, MICROK, SENSOR, REDES1, REDES2 | 6 Obligatorias (18 ECTS) EI, MICRO, MICROK, SENSOR, REDES1, REDES2 | 4 Obligatorias (12 ECTS) FPGA, TAPI, IUS, MET | 4 Obligatorias (12 ECTS) FPGA, TAPI, IUS, MET |
| 4 Optativas (12 ECTS) | 2 Optativas (6 ECTS) | TFM (12 ECTS) | TFM (12 ECTS) |
| | Prácticas Externas (6 ECTS) | Prácticas Externas (6 ECTS) | 2 Optativas (6 ECTS) |

Respecto a las optativas, para cursar IMICRO y/o IREDES se deberían haber cursado las obligatorias del Bloque B. Para cursar VISION y/o IFPGA se debería haber cursado FPGA. Para cursar BUSES se debería haber cursado SENSOR. Las optativas EMP, IPM, DPCI, TECA, CIUD o IPN se pueden cursar sin haber cursado anteriormente ninguna asignatura obligatoria en especial.

| ACRÓNIMO | NOMBRE DE LA ASIGNATURA | CARÁCTER | MODALIDAD |
|----------|--|-------------|--------------------------|
| BUSES2 | Laboratorio de Diseño de Aplicaciones de Transductores y su Interconexión con Buses de Campo | Optativa | Presencial |
| CIUD | Ciudades inteligentes | Optativa | A distancia |
| DPCI | Diseño de placas de circuito impreso | Optativa | A distancia |
| EI | Entornos Inteligentes | Obligatoria | A distancia |
| EMP | Microprocesadores empotrados | Optativa | A distancia |
| FPGA | Diseño de Sistemas Empotrados basados en FPGAs | Obligatoria | A distancia |
| IFPGA | Intensificación en FPGAs | Optativa | Presencial |
| IMICRO | Intensificación en microcontroladores | Optativa | A distancia |
| IPM | Interacción Persona Máquina | Optativa | A distancia |
| IPN | Intensificación en planes de proyectos tecnológicos de negocio | Optativa | NO se oferta |
| IREDES | Intensificación en redes | Optativa | NO se oferta |
| IUS | Interfaces de Usuario | Obligatoria | A distancia |
| MET | Planificación, gestión y desarrollo de proyectos | Obligatoria | A distancia |
| MICRO | Técnicas de diseño de sistemas empotrados basados en microcontroladores | Obligatoria | A distancia |
| MICROK | Microkernels | Obligatoria | A distancia |
| PE | Prácticas Externas | Obligatoria | A distancia o presencial |
| REDES1 | Tecnologías de redes de sensores I | Obligatoria | A distancia |
| REDES2 | Tecnologías de redes de sensores II | Obligatoria | A distancia |
| SENSOR | Del mundo físico al controlador: sensores, interfaces y comunicaciones | Obligatoria | A distancia |
| TAPI | Técnicas Avanzadas de Procesado de Información | Obligatoria | A distancia |
| TECA | Tecnologías Accesibles | Optativa | A distancia |
| TFM | Trabajo Fin de Máster | Obligatoria | A distancia o presencial |
| VISION | Visión Artificial | Optativa | A distancia |